

ИНСТИТУТ ЯДЕРНОЙ ФИЗИКИ
СО АН СССР

В.И.Нифонтов, А.Д.Орешков,
Ю.И.Ощепков

ВЫВОДНЫЕ И ВВОДНЫЕ РЕГИСТРЫ
В СТАНДАРТЕ КАМАК

ПРЕПРИНТ 82-77



Новосибирск

ВЫВОДНЫЕ И ВВОДНЫЕ РЕГИСТРЫ
В СТАНДАРТЕ КАМАК

В.И.Нифонтов, А.Д.Орешков, Ю.И.Ощенков

Аннотация

В работе описаны модули в стандарте КАМАК для передачи цифровой информации между ЭВМ и различными промышленными приборами и нестандартным оборудованием систем контроля и управления физических установок.

I. Выходные регистры В06II и В0627

Управляющие регистры, имеющие в качестве выходных сигналов контакты реле, предназначены для управления от ЭВМ системами блокировки и сигнализации. В некоторых случаях удобнее иметь выходные сигналы с уровнями ТТЛ ($0\text{ В} = "1"$, $+3,5\text{ В} = "0"$), поэтому разработано две модификации модулей:

В06II - имеющий релейные выходные сигналы;

В0627 - имеющий выходные сигналы с уровнями ТТЛ.

Ниже описывается управляющий регистр с 24 реле типа РЭС-Ю, состоящими из дешивратора управляющих сигналов, схем сопряжения с магистралью, приемного регистра, буферного регистра, регистра состояния, схемы управления реле и схемы последовательного анализа функций. Модуль В0627 отличается от модуля В06II лишь выходными сигналами. Функциональная схема регистра приведена на рис. I.

Принцип работы регистров заключается в следующем. По команде от дешивратора управляющих сигналов информация с шин

W записывается в приемный регистр, затем с помощью схемы последовательного анализа поразрядно обрабатывается принятое с магистрали управляющее слово и слово состояния реле с последующим сдвигом обработанной информации в приемный и буферный регистры. После завершения обработки, состоящей из 24-х тактов сдвига, информация из приемного регистра переписывается в регистр состояния, который непосредственно связан со схемой управления реле. В отличие от обычной команды в режиме "пусковой кнопки" выполняются два цикла обработки информации, причем, в первом цикле в буферном регистре запоминается слово состояния реле, соответствующее не текущему, а будущему состоянию реле, и через секундную задержку произойдет цикл переписки информации из буферного регистра в регистр состояния реле.

Питание на реле подается от источника $+24\text{ В}$ с помощью транзисторных ключей, включаемых на половину периода с частотой 20 кГц , потребляемая мощность при этом снижается в 4 раза. При записи нового состояния ключи включаются на 10 мсек. на полное питание, т.е. производится форсированное включение реле.

Модуль В06II обеспечивает выполнение следующих команд:

Fo № - чтение регистра состояния реле;

- F_{16A0} - отключение всех реле;
 F_{16A1} - отключение реле, заданных кодом на W -шинах (при $W_j = "1"$ производится отключение j -го реле, а при $W_j = "0"$ j -е реле не изменяет своего состояния);
 F_{16A2} - включение заданных реле;
 F_{16A3} - включение и отключение реле в соответствии с кодом на W -шинах ($W_j = 1$ приводит к включению j -го реле, а $W_j = 0$ приводит к выключению j -го реле);
 F_{16A4} - включение заданных реле на 1 секунду, т.е. режим "пусковой кнопки" с нормально разомкнутым контактом;
 F_{16A5} - выключение заданных реле на секунду, т.е. режим "пусковой кнопки" с нормально замкнутым контактом.

При включении питания и по сигналам Z и C производится запись нулей в регистры и отключение всех реле (разомкнуты контакты А,Б и замкнуты контакты Б,В разъема блока В06II, см.табл. I).

Список команд модуля В0627 точно такой же, как у модуля В06II.

В модуле В06II контакты реле выведены на разъем ГРПМ-9ШУ, а ключи ТТЛ модуля В0627 - на разъем ГРПМ-3ШУ, как показано в таблице I.

Таблица I

<u>W</u> -шина	В06II	В0627
	количество контактов	количество контакта
1	1 А,Б,В	1
2	2 А,Б,В	2
3	3 А,Б,В	3
.	.	.
.	.	.
.	.	.
23	23 А,Б,В	23
24	24 А,Б,В	24

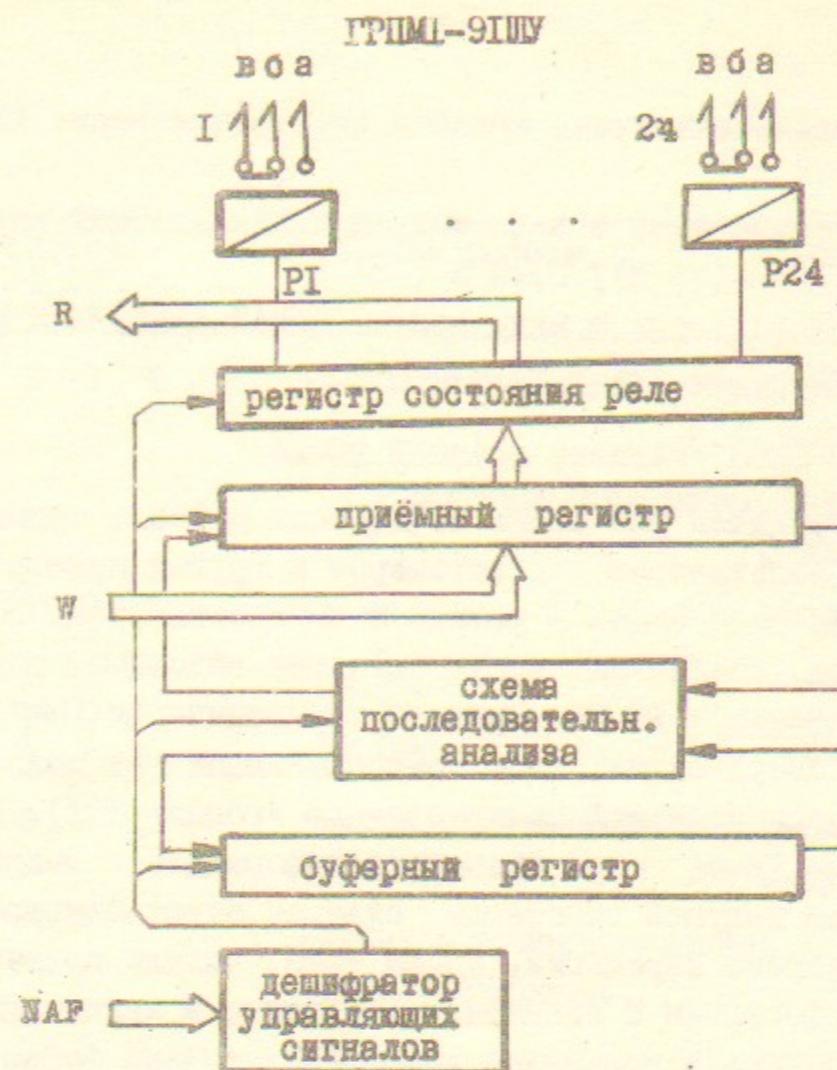


Рис.I.
Функциональная схема выводного регистра В06II.

В модулях применены схемы средней интеграции серии I33 и I34.

Модуль В0621 выполнен в виде модуля КАМАК двойной ширины и потребляет: 0,35 А (+6 В); 0,25 А (+24 В).

Модуль В0627 выполнен в виде модуля КАМАК единичной ширины и потребляет: 0,35 А (+6 В).

P-0603 Регистр входной РВ-24

РВ-24 предназначен для ввода информации в ЭВМ с промышленных цифровых вольтметров, частотомеров и других приборов с цифровым выходом, работающих в режиме с синхронизацией. Подключаемые приборы (периферия) могут быть как ведомыми, так и ведущими по отношению к РВ-24. Сигналы synchronization (S_{out} , S_{in}) могут быть либо импульсными, либо потенциальными как положительной, так и отрицательной полярности (в уровнях TTL). В "скоростном" режиме РВ-24 может принимать информацию с максимальной скоростью ведущей периферии, отдавая ответ одновременно с приходом запроса периферии. Кроме того, модуль предназначен для ввода информации с пассивной TTL-линии. В некоторых случаях РВ-24 может быть использован как промежуточный буфер для ЭВМ при подключении его вместо перфоратора.

Разрядность подключаемого к ЭВМ устройства может быть любой, т.к. можно включать параллельно несколько модулей РВ-24, увеличивая разрядность. Для устройств с выходами, отличными от уровней TTL, требуется согласователи уровней.

Модуль содержит регистр данных, схему управления режимами, интерфейс для периферии и интерфейс КАМАК.

Периферия подключается к модулю через разъем ПН15-32Ш. Предусмотрена возможность подключения выходов периферии с открытым коллектором. На разъеме производится также выбор режима работы, который зависит от уровня напряжения на соответствующих контактах.

Выбор режима показан в таблице I. (Логический "0" - контакт замкнут на землю - П32, "1" - контакт в воздухе).

Таблица I

Люк контакта 27 31 29 26	Режим работы.	Последовательность операций.
I I I I	синхронизированный, периферия ведомая + SY, импульсные.	$\dots F25/\text{старт}/\text{измерение}/\text{готов}/\text{запись}, L / F3\text{- чтение}/F25\dots$
I I O I	то же.	- SY, импульсные.
I I I 0	то же.	+ SY, потенциальные.
I I 0 0	то же.	- SY, потенциальные.
I 0 I I	синхронизированный, периферия ведущая. + SY, импульсные.	$\dots \text{измерение}/\text{запрос}/\text{запись}, L / F3\text{- чтение}/\text{ответ}/\text{измерение}\dots$
I 0 0 I	то же.	- SY, импульсные.
I 0 I 0	то же.	+ SY, потенциальные.
I 0 0 0	то же.	- SY, потенциальные.
0 0 I I	скоростной.	периферия ведущая. + SY, импульсные.
0 0 0 I	то же.	$\dots \text{запрос}/\text{запись}/\text{ответ}, L / \text{измерение}, \text{чтение}/\text{совмещение}\dots$
0 0 I 0	то же.	+ SY, потенциальные.
0 0 0 0	то же.	- SY, потенциальные.
0 I X X	эквивалентно ПХХ.	
I 0 X I	имитация синхронизированного режима для работы с TTL-линией. S_{out} соединить с S_{in} ... $F3\text{- чтение}=старт=готов, L / F3\dots$	

скоростью. По сигналу готовности периферии на входе SY_{IN} модуль возбуждает L , производится запись числа в регистр и автоматически отдается сигнал ответа SY_{OUT} без ожидания команды чтения F_3 . Это позволяет работать одной командой.

Разновидности интерфейса:

IA) "Импульсный интерфейс":

РВ-24 переводится на импульсный способ синхронизации с периферией. Длительность импульса на выходе SY_{OUT} можно выбирать с помощью внутреннего кипп-реле в зависимости от подключаемого устройства в пределах 0,5-50 μ с. Длительность импульса на входе SY_{IN} определяется типом подключаемого устройства, но он должен заканчиваться до очередного импульса на SY_{OUT} . (Запись числа в регистр и L возникают спустя 2-5 μ с после начала импульса на SY_{IN}).

IB) "Потенциальный интерфейс":

Предусмотрен для работы РВ-24 вместо перфоратора или устройства с подобным способом синхронизации. В режиме "периферия ведомая" по F_25 возникает потенциал "старт" на SY_{OUT} . В момент готовности с периферии возникает потенциал "готов" на входе SY_{IN} , по которому исчезает потенциал "старт" на SY_{OUT} и, затем, исчезает сигнал "готов" периферии. Производится запись числа в регистр и генерирование L . По F_3 КК считывает число.

2A) "Полярность отрицательная" и

2B) "Полярность положительная":

Сигналы синхронизации SY_{OUT} и SY_{IN} – перепады из "+" в "0", либо перепады из "0" в "+" соответственно, (как импульсные, так и потенциальные). (У Ц5-16 и ЧЗ-36 импульсный отрицательный интерфейс, у В2-27 импульсный положительный, у перфораторов, подключаемых по стандарту СЭВ – положительный потенциальный, по стандарту ASCII – отрицательный потенциальный, у ЧЗ-54 – импульсный смешанный).

Выбор режимов для работы с некоторыми устройствами (примеры):

I) Вольтметр Ц5-16:

Ц29-Ц32 (Общ.) т.к. "готов" и "старт" – отрицательные.

Ц26 = 1 (в воздухе) "готов" и "старт" – импульсные

Команды

- Z, C – сброс триггеров схемы управления. Запрет L .
- $F_{10} A_0$ – сброс L .
- $F_{24} A_0$ – запрет L .
- $F_{26} A_0$ – разрешение L .
- $F_8 A_0$ – тест L .
- $F_{25} A_0$ – старт прибора в режиме "периферия ведомая".
Имитация старта при работе с пассивной шиной данных.
- $F_3 A_0$ – чтение данных в обратном коде; как правило, это реакция контроллера на L , возникающего по приходу сигнала готовности с периферии.

$$X = (F_{10} + F_{24} + F_{26} + F_8 + F_{25}) * A_0 * N$$

$$Q = [F_3 * (\text{данные готовы}) + F_{25} * (\text{периферия ведомая}) + F_8 * L * \text{разрешение}] * A_0 * N$$

Пояснение: Если не было L , т.е. периферия не готова, то при попытке чтения командой F_3 , ответ $Q=0$; Если выбран режим "периферия ведущая", то при попытке стартовать ее командой F_{25} , ответ $Q=0$.

Описание работы.

IA) "Периферия ведущая":

Прибор, подключенный к РВ-24, будучи инициатором передачи, по окончании подготовки очередного слова данных, выдает сигнал готовности ($SY_{IN} = 1$); по нему производится запись числа в регистр и прерывание L в крейт-контроллер (КК). После считывания числа в КК, блок РВ-24 выдает периферии сигнал ответа ($SY_{OUT} = 1$) и снимает L (по $F_3 * S_2$).

В таком режиме работают, например, вольтметр В7-27, вольтметр Ц5-16 и частотомеры в режиме непрерывного измерения, которые, кстати, не используют сигнал ответа.

IB) "Периферия ведомая":

Инициатором передачи является РВ-24. Периферия стартуется командой F_{25} . По сигналу готовности от прибора ($SY_{IN} = 1$) производится запись числа в регистр и прерывание L в КК, затем производится чтение командой F_3 .

2) Скоростной режим:

Позволяет работать с ведущей периферией с максимальной

Ш27 = I - т.е. режим с синхронизацией.

Ш31-Ш32 в режиме "непрерывные" измерения.

Ш31 = I в режиме "пуск" ЧЗ от РВ-24 (командой F25).

2) Вольтметр В7-27:

Ш29 = I - "готов" положительный.

Ш26 = I - "готов" импульсный.

Ш27 = I - режим с синхронизацией.

Ш31-Ш32 (общ.) - режим "непрерывные" измерения.

(Ш28= SYout=пуск не используется).

3) TTL-шина: Для работы с пассивной TTL-шиной либо:

А) перекнуть SYout с SYin (Ш28 с Ш30), при этом Ш27, Ш31=I, (ведомая периферия) и работать парой команд: F25 - имитация старта и ответа, F3 - считывание числа из регистра после L.

Либо: Б) Ш31-Ш32 периферия ведущая

Ш28-Ш30 (SYout = SYin)

Ш26=I, Ш27=I.

Чтение одной командой F3. Самую первую команду F3 выставлять без ожидания L, все остальные L являются следствием команды чтения, поэтому L можно запретить F24.

4) Частотомер ЧЗ-54:

Внимание: Утопить кнопку "ручной пуск" для работы с внешним пуском от РВ-24!

Ш29-Ш32 (т.к. "готов" ЧЗ-54 - отрицательный). Внутри блока пересоединить вход 3/9 от +5 В на землю (внеш. пуск ЧЗ-54 - положительный).

Ш26=I - импульсный интерфейс

Ш28=старт использовать на одном ("главном") РВ-24. С него же пользоваться прерывание L для чтения с обоих РВ-24.

Ш30 (=готов) подать на оба блока (с разъема Ш4 №8 "дистанционное упр.")

Ш31=I в режиме "внешний пуск" от РВ-24.

Ш31-Ш32 в режиме "непрерывные" измерения.

Внимание! РВ-24 для ЧЗ-54 отличается от остальных наличием перемычки внутри блока. Учитывать при заменах блока!! (т.к. интерфейс разнополярный).

Примечание: I) При разрядной сетке периферии более 24 подключается дополнительный блок РВ-24, в котором не используются выход SYout и прерывание L (запретить). Сигнал

готовности периферии подать на два входа SYin параллельно и считывать в два приема командами F3 по L, возникающему от "главного" блока.

Таблица 2

Назначение контактов разъема Ш15-32Г:

№ контакта	назначение	№ контакта	назначение
I	R1	I3	R13
2	R2	I4	R14
3	R3	I5	R15
4	R4	I6	R16
5	R5	I7	R17
6	R6	I8	R18
7	R7	I9	R19
8	R8	I10	R20
9	R9	I11	R21
I0	R10	I12	R22
I1	R11	I13	R23
I2	R12	I14	R24
25	общий		
26	импульсный/потенциальный интерфейс (I/O)		
27	синхронизаций/скоростной режим (I/O)		
28	SYout - выходной синхросигнал.		
29	полярность синхросигналов. (0 - отрицательные)		
30	SYin - входной синхросигнал.		
31	периферия ведомая/ведущая (I/O)		
32	корпус.		

В приложении даются 2 таблицы соединений РВ-24 с вольтметром Ш15-16 и частотомером ЧЗ-54.

Модуль занимает в крейте размер ИМ.

Параметры питания - 0,55 А от +6 В.

Приложение

Таблица 3

Соединения РВ-24 с Ш15-16

РВ-24 РП-15Г № конт.	назнач.	РГИИ-3-5К РГИИ-3-1К № конт. разъем	назнач. (в Ш15-16)
I	RI	Л -5К	I
2	R2	М -5К	2 I
3	R3	О -5К	4
4	R4	Н -5К	8
5	R5	II -5К	10
6	R6	I2 -5К	20 II
7	R7	I3 -5К	40
8	R8	I4 -5К	80
9	R9	И -5К	100
10	R10	З -5К	200 III
II	R11	И -5К	400
I2	R12	К -5К	800
I3	R13	7 -5К	1000
I4	R14	8 -5К	2000 IV
I5	R15	9 -5К	4000
I6	R16	10 -5К	8000
I7	R17	Г -5К	10000
I8	R18	Д -5К	20000 V
I9	R19	5 -5К	40000
20	R20	6 -5К	80000
21	R21	В -5К	50 В
22	R22	3 -5К	500 В
23	R23	4 -5К	5 В
24	R24	И -1К	знак
25	ОБЩ	II -1К	ОБЩ
26	-	-	-
27	-	-	-
28	SYOUT	А -5К	пуск
29	-	поларн. (соединить с Ш32 РП-15)	
30	SYIN	М -1К	готов
31	-	-	-
32	земля	-	-

Таблица 4

Соединение частотомера ЧЗ-54 с РВ-24

I РП-15 № конт.	назна- чение	Ш8 конт.	назна- чение	2 РП-15 № конт.	назна- чение	Ш8 конт.	назна- чение
I	RI	I	IPY1	I	RI	2	7PY1
2	R2	5	IPY2	2	R2	4	7PY2
3	R3	9	IPY4	3	R3	6	7PY4
4	R4	I3	IPY8	4	R4	8	7PY8
5	R5	3	2PY1	5	R5	I4	8PY1
6	R6	3I	2PY2	6	R6	I5	8PY2
7	R7	27	2PY4	7	R7	I2	8PY4
8	R8	23	2PY8	8	R8	I0	8PY8
9	R9	7	3PY1	9	R9	25	РАЗМ1
I0	R10	II	3PY2	I0	R10	35	РАЗМ2
II	R11	I5	3PY4	II	R11	39	РАЗМ4
I2	R12	I9	3PY8	I2	R12	-	-
I3	R13	40	4PY1	I3	R13	33	ЗАПЯТИ
I4	R14	38	4PY2	I4	R14	37	ЗАПЯТИ2
I5	R15	34	4PY4	I5	R15	2I	ЗАПЯТИ4
I6	R16	36	4PY8	I6	R16	-	-
I7	R17	32	5PY1	I7	R17	-	-
I8	R18	30	5PY2	I8	R18	-	-
I9	R19	28	5PY4	I9	R19	-	-
I0	R20	26	5PY8	I0	R20	-	-
I1	R21	24	6PY1	I1	R21	-	-
I2	R22	22	6PY2	I2	R22	-	-
I3	R23	20	6PY4	I3	R23	-	-
I4	R24	18	6PY8	I4	R24	-	-
I5	ОБЩ	29	KOPII	I5	ОБЩ	29	KOPII
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-
I9	-	-	-	I9	-	-	-
I0	-	-	-	I0	-	-	-
I1	-	-	-	I1	-	-	-
I2	-	-	-	I2	-	-	-
I3	-	-	-	I3	-	-	-
I4	-	-	-	I4	-	-	-
I5	-	-	-	I5	-	-	-
I6	-	-	-	I6	-	-	-
I7	-	-	-	I7	-	-	-
I8	-	-	-	I8	-	-	-</td

P-0601 Сборник двоичных состояний

Блок предназначен для контроля в цепях управления, блокировок и сигнализации с применением ЗБМ. Блок контролирует наличие или отсутствие напряжения постоянного тока, зондирует состояние (замкнуто-разомкнуто) контактов реле, концевых выключателей и т.д. и вырабатывает сигнал прерывания \mathcal{L} в крейт-контроллер (КК) при изменении состояния на одном из 16 входов блока. (+0в - +0,5в = замкнуто, +2,5в - +27в = разомкнуто)

Блок (рис.2) содержит 16-битовую входную регистр, LAM -регистр, регистр-маску и входную цепь, состоящую из 16 "подвешенных" источников постоянного тока (10 мА на канал). Напряжение изоляции до 100 В. Ток протекает либо через замкнутый контакт, (ключ), либо включает оптопару входной цепи. Нагрузка (контакт, ключ и т.п.) должны подключаться крученою парой. Суммарное сопротивление крученою пары и зондируемого контакта не должно превышать 100 Ом; контролируемые ключи должны обеспечить пропускание тока 10 мА и присоединяться с учетом полярности (+Е ключа - на нечетные номера, -Е - на четные).

В разрядах LAM -регистра, разрешенных маской, фиксируется "1", если на соответствующем входе произошло любое изменение. Разряды входного регистра сохраняют прежнее значение. Новое состояние входов фиксируется во все разряды входного регистра в момент окончания чтения LAM -регистра ($F_2 \cdot S_2$). Таким образом, оперируя двумя регистрами, можно прочитать состояние входов, которое было до прерывания, затем прочитать LAM -регистр и узнать, где произошло изменение, и, затем, вновь прочесть входной регистр, где отображено "новое" состояние входов.

Команды

Z, C - мажирование всех разрядов ($R=0$), сброс LAM -регистра ($R=0$), запись состояния входов во входной регистр ($R=0$ - разомкнуто), запрет \mathcal{L} .

$F_{10} A_0$ - сброс LAM -регистра ($R=0$).

$F_{24} A_0$ - запрет \mathcal{L} .

$F_{26} A_0$ - разрешение \mathcal{L} .

$F_8 A_0$ - тест \mathcal{L} .

$F_{16} A_0$ - запись маски ($V=0$ - разрешение записи в LAM -регистр).

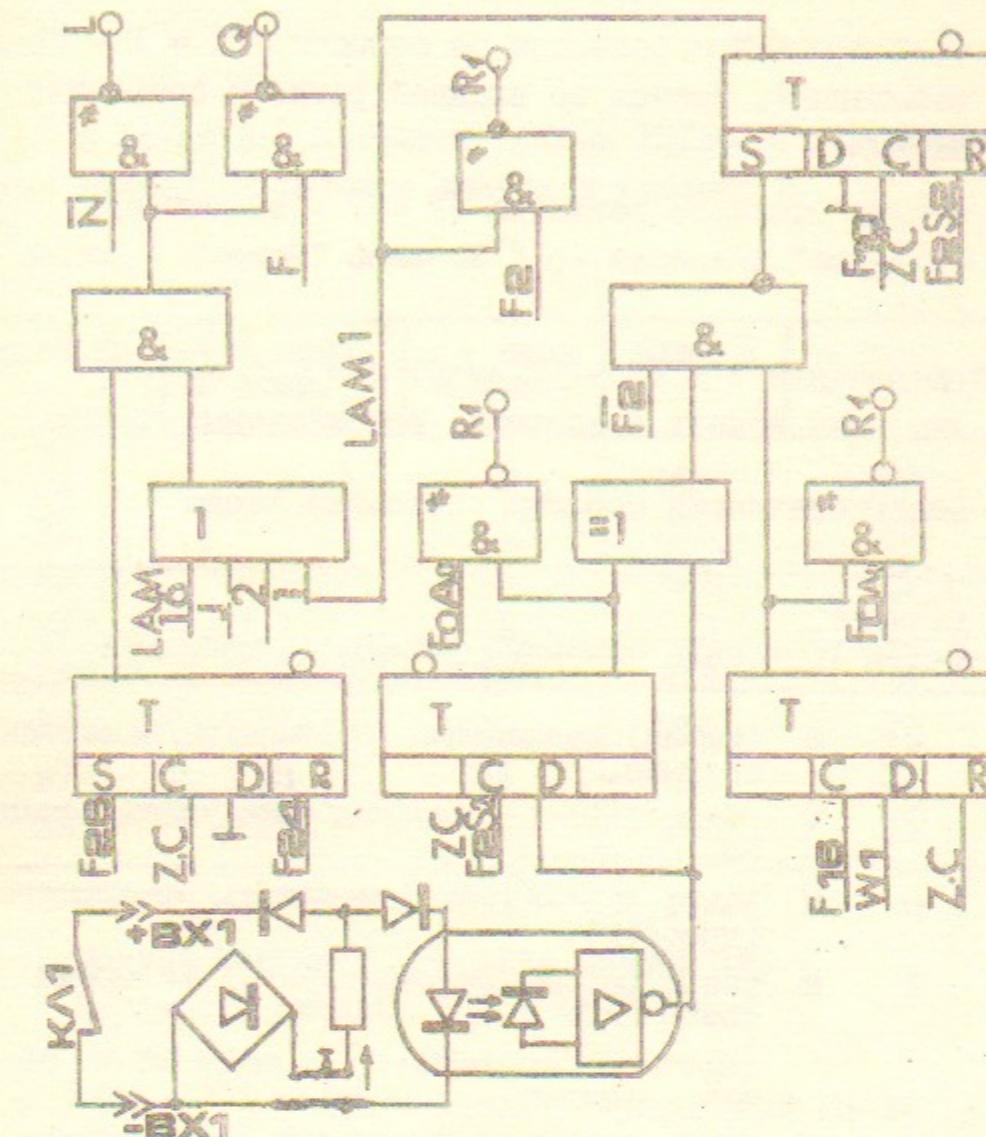


РИС. 2
УПРОЩЕННАЯ СХЕМА СДС-16

$F_0 A_1$ - чтение маски в обратном коде ($R = I$ - разрешенный разряд маски).

$F_2 A_0$ - чтение LAM - регистра со сбросом, ($R = I$ - было изменение), запись во входной регистр состояния входов.

$F_0 R_0$ - чтение входного регистра ($R = I$ - замкнуто), ("старое" значение до F_2 , либо "новое" - после F_2).

$$Q = (F_0 \text{разрешение} + F_{16} + F_2 + F_0) * R_0 * N + F_0 R_1 * N$$

$\Sigma = 1$ для всех команд и адресов, используемых блоком.

Диагностическая таблица состояний входа

$F_0 R_1$	$F_0 A_0$	$F_2 A_0$	$F_0 R_0$	($\Sigma = F_2$)	(после F_2)	Содержимое с R -шин	Описание динамики поведения контакта
0	0	0	0	M	(маска) разрешена; разомкнуто/изменений не было.		
0	0	I	I	M	разр; было разомкнуто/замкнулось/замкнуто.		
0	0	I	0	M	разр; разомкнуто/замкнулось/разомкнуто. (дребезг).		
0	0	0	I	M	разр; разомкнуто/замкнулось за время после F_2 . (Прочесть повторно F_2 , если то же самое - ошибка).		
0	I	0	I	M	разр; замкнуто/изменений нет/замкнуто.		
0	I	I	0	M	разр; замкнуто/разомкнулось/разомкнуто.		
0	I	I	I	M	разр; замкнуто/разомкнулось/замкнуто (дребезг).		
0	I	0	0	M	разр; замкнуто/разомкнулось за время после F_2 . (Прочесть повторно F_2 , если то же самое - ошибка).		
I	0	0	M		запрещена; разомкнуто.		
I	0	I	M		запрещана; замкнуто.		
I	I		M		запрещена; 1) неисправен блок. 2) проверить маску.		

В блоке используется разъем РП15-32Г%. Подключение контактов (ключей) к разъему дается в таблице 2.

Таблица 2

Шина R	+ вход конт.	- вход конт.	Шина R	+ вход конт.	- вход конт.
R1	I	2	R9	I7	I8
R2	3	4	R10	I9	20
R3	5	6	R11	21	22
R4	7	8	R12	23	24
R5	9	I0	R13	25	26
R6	II	I2	R14	27	28
R7	I3	I4	R15	29	30
R8	I5	I6	R16	31	32

Модуль занимает в крейте размер IM.
Параметры питания I, I A от +6 В.

P0602 - Регистр прерываний РП-16

Блок предназначен для выработки сигнала L в магистраль крейта по переднему фронту входных импульсов, подаваемых на 16 входов ($LEMO$).

Блок содержит (рис.3) схему входных формирователей, входной регистр (I), регистр - маску (M), схему "И" для каждого разряда ($I * M$) и схему интерфейса.

Входные импульсы положительной полярности длительностью $I-10 \mu s$, амплитудой $I24300 \mu s$ на $R_H = 75 \Omega$ фиксируются во входном регистре ($I = I$). Разряды регистра - маски разрешают ($M = I$) выработку сигналов LAM в моменты появления импульсов на соответствующих входах ($LAM = I * M = I$). Через схему "ИЛИ" для LAM всех разрядов вырабатывается сигнал прерывания L в магистраль крейта. При чтении LAM производится принудительное маскирование разрядов, вызвавших прерывание. Этот механизм избавляет от прерываний, возникающих по какому-либо входу чаще, чем их можно обработать в ЭВМ без применения программных мер защиты.

Команды

L - сброс входного регистра, маскирование всех разрядов; запрет I .

F_9A_0 - сброс входного регистра

$F_{17}A_0$ - запись в регистр-маску ($M=I$ в j -разряде разрешает выработку I от входа j), используется для первоначальной загрузки.

F_0A_0 - чтение входного регистра

F_1A_0 - чтение регистра-маски

F_2A_0 - чтение $LAM = I \cdot M$, (как правило, это реакция контроллера на L от ПИ-16).

- принудительное маскирование разрядов, вызвавших прерывание. Разряды входного регистра, вызвавшие L , не сбрасываются, запись в I -регистр всегда разрешена, и L может появиться от других разрядов независимо от обрабатываемого: (F_2 - основная рабочая команда).

$F_{19}A_0$ - селективный сброс разрядов входного регистра ($I=0$), вызвавших прерывание, с одновременным демаскированием соответствующих разрядов маски ($M=I$).

Т.е. разряды, вызвавшие L , и не обработанные программой, не могут повторно возбудить L до посылки F_{19} , но остальные (демаскирование) - могут.

(F_{19} - основная рабочая команда).

F_8A_0 - тест L .

$F_{24}A_0$ - запрет L .

$F_{26}A_0$ - разрешение L .

$$Q = (F_0 + F_1 + F_2 + F_{17} + F_{19} + F_8 \cdot L \cdot \text{разрешение}) \cdot A_0 \cdot N$$

$X = 1$ для всех команд с субадресом A_0 , используемых в блоке.

Наиболее важное применение ПИ-16 находят в системах синхронизации работы физических установок, являясь системным средством, связующим оборудование их с программами реального времени. Блок занимает в крейфе размер 1 м. Параметры питания - 0,83 А от + 6 В.

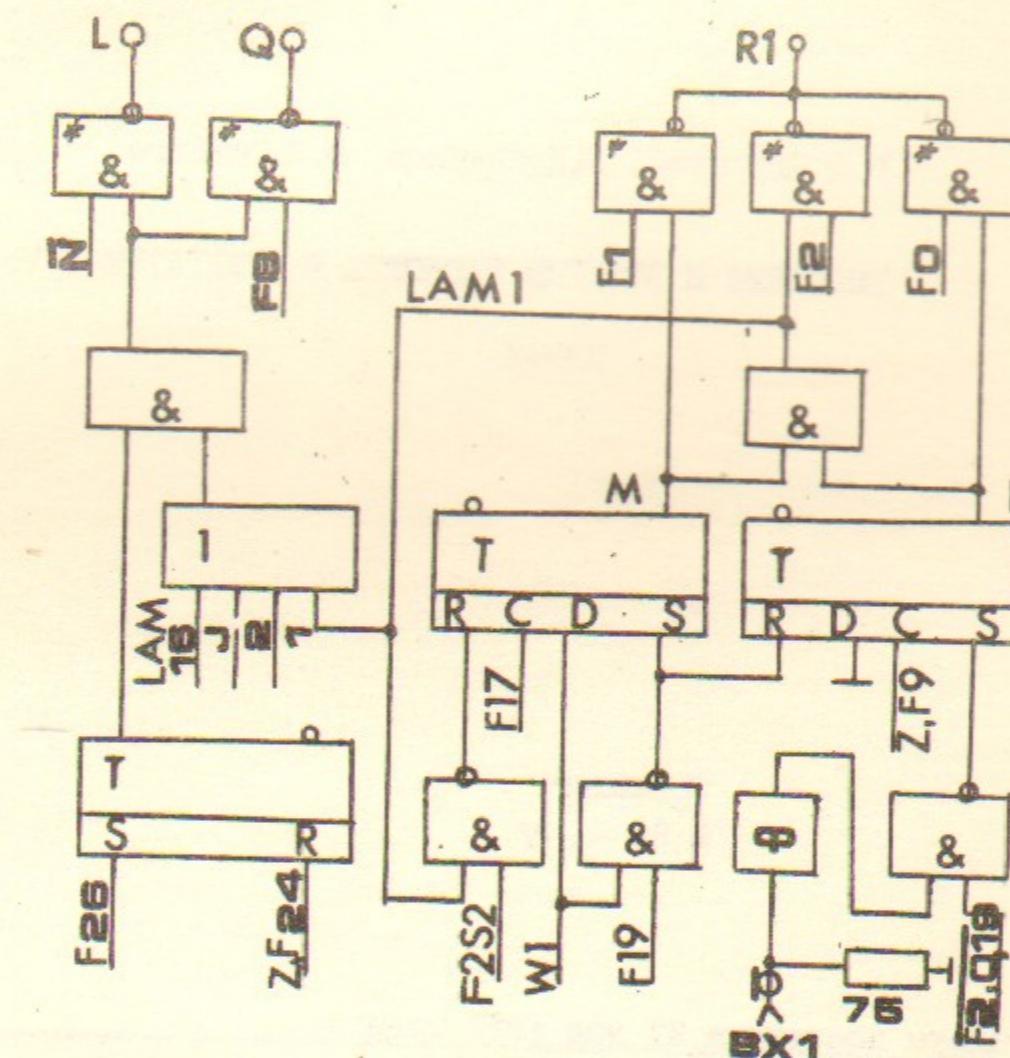


РИС.3

УПРОЩЕННАЯ СХЕМА РП-16.

В.И.Нифонтов, А.Д.Орешков, Ю.И.Ощепков

ВЫВОДНЫЕ И ВВОДНЫЕ РЕГИСТРЫ В СТАНДАРТЕ

КАМАК

Препринт

№ 82 - 77

Работа поступила 27 мая 1982 года

Ответственный за выпуск С.Г.Попов

Подписано к печати 2.06.1982 г. № 03352

Формат бумаги 60x90 I/16 Усл.л.2 нач.л., 10 уч.изд.л.

Тираж 290 экз. Заказ № 77

Баскетбол

Ротапринт ИИФ СО АН СССР, г.Новосибирск-90